

SPIS TREŚCI

Wprowadzenie	5
1. Historia urządzeń mobilnych	7
2. Architektury procesorów stosowane w urządzeniach mobilnych	11
2.1. Wstępny opis architektury procesorów mobilnych	12
2.2. Opis architektury rdzeni typu ARM	14
2.3. Opis architektury rdzeni typu Cortex	17
2.4. Przestrzeń adresowa rdzenia Cortex-Mx.....	23
2.5. Sterownik przerw NVIC rdzenia Cortex-Mx	26
3. Układy peryferyjne stosowane w urządzeniach mobilnych	29
3.1. Układy kryptograficzne stosowane w urządzeniach mobilnych	30
3.2. Komunikacja poprzez modemy GSM/GPRS/LTE	37
3.3. Konstrukcje wyświetlaczy dotykowych	41
3.4. Specjalizowane układy bezprzewodowego zasilania urządzeń mobilnych	51
3.5. Czujniki wielkości nieelektrycznych w urządzeniach mobilnych.....	61
4. Stosowane układy pozycjonowania przestrzennego	67
4.1. Układ pozycjonowania przestrzennego GPS.....	71
4.2. Układ pozycjonowania przestrzennego GLONASS	81
4.3. Układ pozycjonowania przestrzennego GALILEO.....	83
5. Układy przetwarzania i rejestracji obrazu w urządzeniach mobilnych	87
Bibliografia	95